

深層学習の原理探究へ向けたRust製フレームワークの構築

～最適化および機能的拡張～

逗子開成高等学校 高校2年 臼井千裕 鈴木翔天

GitHub リポジトリ



研究概要

Rustは近年注目されている言語である一方、**機械学習**の分野においては開発途上でありpythonやC系言語に比べて**文献が少ない**。

深層学習の分野ではフレームワークのコミュニティやドキュメントの多くが**英語**によって説明されているため学習や問題解決までの障壁が高い。

日本語によってコードの説明がなされていてユーザー自身の手で実装してもらう

実用的でフルRust実装のフレームワーク

深層学習の原理探究に向けたRust製フレームワークを構築
我々は開発したフレームワークを**StuCrS**と名付ける

研究にあたって

本研究は下の著書「**ゼロから作るDeep Learning**」③、**フレームワーク編**」をもとにして実装しています。著者である**斎藤康毅**氏に著書の考えや表現の使用を許可していただいたことに感謝を申し上げますとともに、この著書オリジナルのフレームワーク**DeZero**も研究の参考として利用させていただいています。



Rustとは

Rustの特徴は**実行速度の速さ**、**安全性の担保**、**モダンな言語**が挙げられます。

実行速度の速さ

直接コンパイル

ガベージコレクションがない

ゼロコスト抽象化

最も実行速度が速いといわれるC,C++に匹敵する

安全性の担保

メモリ

監視

コンパイラ

未だにメモリ安全やスレッド安全ではない操作を防ぐ

モダンな言語

強力な型推論

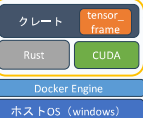
不変、可変トレイト

代数的データ型

様々なプログラミング言語の機能が入っている

環境開発

<環境イメージ>



<スペック>

- ・CPU: Intel Core i5 12400,
- ・GPU: GeForce RTX 4060, 8GB
- ・メモリ: 48GB

Dockerを用いてRustの環境をそろえたコンテナを**Visual Studio Code**で立ち上げる。

NVIDIA製のGPUを用いて学習できるようNVIDIAの**CUDA**、**tensor frame**をコンテナ内にインストールする。

- ・Docker...コンテナ型の仮想環境を構成、管理するソフトウェア。
- ・CUDA...NVIDIAが提供するGPU向けの統合開発環境。
- ・ndarray...多次元配列を効率的に扱うためのクレート。
- ・TensorFrame... RustからGPU上で行列計算を扱うためのクレート。

→ ndarrayのように高度な行列計算を行える。
※詳しいクレートのバージョンや依存関係、スペックはGitHubリポジトリをご確認ください。

MNISTでの性能比較

※詳しい学習のデータはリポジトリに載せてあります。

下の表は3種類のフレームワーク(**StuCrS**, **DeZero**, **TensorFlow**)で**MNIST**のデータをCPUで学習した際の処理にかかった時間を表している。今回は二種類のニューラルネットワークは構築し、比較した。

- ①...出力が(1000,10)、活性化関数がReLUの**Denseレイヤ**
- ②...出力が(1000,1000,10)、活性化関数がReLUの**Denseレイヤ**

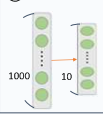
また②における学習でそれぞれのCPU使用率を計測した。右下のグラフが使用率を表しており、これを見ると、**StuCrS**が他二つに比べて**CPU使用率が低く抑えられている**。

フレームワーク	StuCrS	DeZero	TensorFlow
①のネットワーク	20.99382s	35.70813s	17.60617s
②のネットワーク	48.97416s	76.68909s	35.39685s

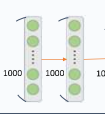


学習の設定
・epoch... 5
・batch... 100

①のネットワーク



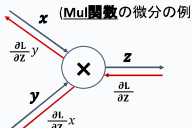
②のネットワーク



実装への主な流れ

実数での自動微分

1. **RcVariable**, **Function** **トレイト**を実装
2. 一変数関数の微分 (sin, log, tanh など)
3. 複雑な関数の微分を自動化

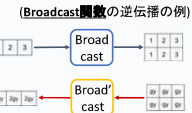


演算子のオーバーロード

1. 演算子の関数を実装(Add, Mul, Sub など)
2. 演算子を**RcVariable**の演算子にオーバーロード
`add(&a, &b) → &a + &b`と書くことができる。

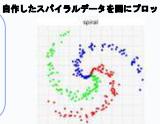
行列への対応

1. f32型を**ndarray**型に変更
2. 行列関数を実装(reshape, sum など)
3. **ブロードキャスト**への対応



ニューラルネットワークの構築

1. **Layer**, **Model**, **Optimizer**を実装
2. **損失関数**を実装(交差エントロピー誤差 など)
3. **Dataset**, **DataLoader**を実装
4. 自作の**スパイラルデータ**で多値分類を試す



MNISTの学習

1. **MNIST**のデータセットをダウンロード、実装
2. 学習、および推論
3. 他の**フレームワーク**と比較



公開の準備

1. パッケージの作成
2. リポジトリの公開
3. ドキュメントの作成

※詳しい実装までの説明はGitHubリポジトリのドキュメントをご確認ください。

CUDA対応

ここではRustの**tensor frame**というクレートを用いる。このクレートは**ndarray**と同じように、**ブロードキャスト**と行列計算に対応し、かつGPU上で計算することができる。しかし必要な関数が存在しない場合があったため、**拡張し独自の関数を実装した**。

独自の関数を実装

- ・ **CUDAカーネル**を書き、追加。
- ・ **Cudarc**でGPUのメモリを管理し、**カーネル**を実行するよう設計。
- ・ CPU上から処理させるよう設計。

ndarrayからtensor frameの行列構造体に変換できるよう設定

各関数をtensor frameの処理に合わせて計算できるよう変更

《GPUで同じくMNISTを学習させる》

CPUと同様に、同じ**MNIST**のデータをGPUに対応させたフレームワークで学習させる。

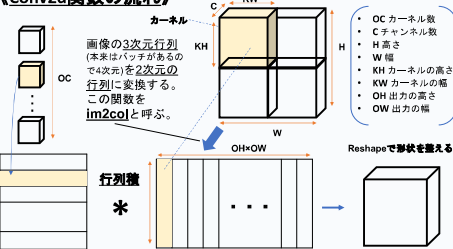
CUDAを用いてGPU上で計算していることがわかる。

※詳しい学習のデータはリポジトリに載せてあります。

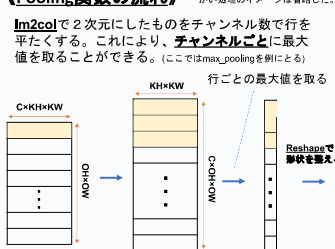
CNNの実装

ここでは画像認識の分野でよく使われる**CNN**と呼ばれるニューラルネットワークを実装した。本研究では**畳み込み層**は画像とカーネルを**二重テンソル**に変換しその**行列積**を求め、それを4階テンソルに直し、**プーリング層**はチャンネルごとに**最大値**を取りそれを4階テンソルに直す形式で実装した。

《Conv2d関数の流れ》



《プーリング関数の流れ》



GitHubとの連携

本研究は**GitHubリポジトリ**として公開している。また、リポジトリでは**自ら作成したドキュメント**でプログラミングの概要を説明している。

・ドキュメント

・リポジトリの公開

日本語でプログラミングを詳細に説明することによって、ユーザーが**直観的に理解しやすい**ような設計になっている。

リポジトリを公開することで様々な方からアドバイスや改善点を教えてもらうことができ、より良い品質のコードが作れるようになる。



考察

今回構築したフレームワークにおいて「**MNISTでの性能比較**」、「**GitHubとの連携**」から次のようなことがいえる。

性能面

CPUでの学習においては層が浅いとTensorflowにせまる性能を持ち、DeZeroと比べて**約2倍近くの性能**があるため、実用的であると言える。

機能面

Functionトレイト、**Layer**トレイト、**関数**で互いに組み込みやすいような設計に改良することで、ユーザーが応用しやすく、柔軟な構造になった。

改善点

行列データが小さいほど、StuCrSはDeZeroと比べてより高速に処理するため、行列計算を担う**ndarrayクレート**の処理が**numpy**などよりも遅いことがわかる。さらに高速な行列計算クレートが開発されれば、さらなる**フレームワークの高速化が期待できる**。また、RustとCudaとの連携に関する開発も未発展であり、pythonと同レベルでCudaの性能を十分発揮できるようにシステムを構築できなかった。

反省,今後の展望

今回の研究ではRustを用いて実際に一からフレームワークを構築することで**深層学習の仕組みを理解することができた**。しかしTensorFlowなどの既存のフレームワークと比べるとプログラムの最適化をさらに改良できる点も多く、実行速度としてはまだ劣っている。また、機能面においても**実装できていない関数が多い**。

バグの対処やコメントによる説明を増やし、**コミュニティを拡大**することでユーザーの理解を深める。

OptimizerやLSTM用のレイヤなど、実装する関数の種類をさらに増やす。

フレームワークの自動的な構造組み立ての恩恵を受けられない設計になっている関数もあり、構造としてのまとまりがない状態なので、ユーザーが理解しやすいようにさらに整理、体系化を進める。