

動作中の OS を安全な仮想マシン上に移行するための 仮想マシンモニタ

野 元 励[†] 大 山 恵 弘^{††}

1. はじめに

オペレーティングシステム (OS) のカーネルが持つバッファオーバーフロー脆弱性が問題となっている。カーネルがバッファオーバーフロー脆弱性を持つと、これを利用したバッファオーバーフロー攻撃により、攻撃者がカーネルの特権レベルで任意のコードを実行することが可能になる。その結果、OS の動作に悪影響を及ぼすだけでなく、情報漏洩の発生や、他者のコンピュータに対する不正アクセスへ利用される危険性がある。

一方で近年、OS のセキュリティ向上を目的とした仮想マシンモニタ (VMM) の研究が行われている。これは、ハードウェアと OS の間に、VMM を組み込むことで OS の挙動を制御し、OS のセキュリティを向上させるものである。しかし、セキュリティの向上のための既存の VMM は、VMM のインストールに OS を変更する必要や²⁾、OS を起動させる前に VMM を起動する必要があり³⁾、サービス提供中のサーバマシンなどには適用が難しいという問題がある。

そこで本研究では、動作中の OS に対して、再起動なしに組み込み可能なセキュリティ向上のための VMM, HyperShield を提案する。HyperShield は、CPU による仮想化支援技術である Intel VT-x¹⁾ を利用した小さな仮想マシンモニタ (VMM) として実現した。この VMM は OS の上で実行され、実行されると動作中の OS を仮想マシン (VM) 上へ移行する。そして、VM のメモリ管理を通じて、CPU がカーネルの特権レベルである場合には、ユーザ空間上のコードを実行禁止にする。これにより、VM 上で動作している OS (ゲスト OS) では、カーネルバッファに対するバッファオーバーフロー攻撃によるユーザコードの実行は無効化される。また、対象 OS は Linux とし、Loadable Kernel Module (LKM) として実現した。

2. Intel VT-x の概要

Intel VT-x¹⁾ は、CPU による仮想化を支援する機能であり、VMM の作成を容易にする。Intel VT-x の機能を利用すると、CPU は VMM が動作するための VMX root オペレーションモードと、ゲスト OS が動作するための VMX non-root オペレーションモードの二つの動作モードが利用できる。

VMX root オペレーションモードは通常のプロテクトモードとほぼ同様であるが、この動作モード専用の命令で VMX non-root オペレーションモードへ移行することができる。この移行を VM entry と呼ぶ。VMX non-root オペレーションモードでは、指定した外部割り込みや例外、特定の命令の実行などにより、自動的に VMX root オペレーションモードへ移行する。この移行を VM exit と呼ぶ。VMM は VM exit が起こるとその原因を調べ、必要なエミュレーション処理を行った後に VM entry を行う。これを繰り返すことで、ゲスト OS を容易に動作させることができる。

3. 設計と実装

3.1 基本設計

HyperShield は、Intel VT-x を利用し、メモリ管理と CPU のみを仮想化する VMM である。メモリアクセスは VMM が管理し、I/O などのデバイスへのアクセスはゲスト OS が直接行う。また、デバイスドライバを組み込む以外にゲスト OS に変更を加えない。

3.2 実装の概要

HyperShield は、VMX root オペレーションモードの ring0 で動作している OS を VMX non-root オペレーションモードの ring0 で動作させることでゲスト OS 化する。HyperShield 自体は、VMX root オペレーションモードの ring0 で動作し、VMX non-root オペレーションモードで動作している OS の制御を行う。

VMM の挿入とゲスト OS 化は、LKM の初期化処理内で行う。初期化処理では、現在の CPU 情報を取

[†] 電気通信大学大学院電気通信学研究科情報工学専攻

^{††} 電気通信大学情報工学科

得し、それを VM の CPU 情報として設定する。但し、VM の EIP の値は、VM entry を行う次の命令のアドレスとする。そして、VM entry を行うと、次の命令からゲスト OS として処理が再開される。

3.3 メモリの仮想化と防御機能の実装

VMM は OS が作成したページテーブルを参照しながら、独自のページテーブルを作成する。以下では、これをシャドウページテーブルと呼ぶ。シャドウページテーブルは、OS が作成したページテーブルと同じ物理アドレスを指し、OS が作成したページテーブルからのアドレス変換は行わない。

防御機能の実現には、ページテーブルに実行権限を設定するための機能である eXecute Disable ビット (XD ビット) を利用する。VMM は、ゲスト OS がカーネルの特権レベルで動作していると、シャドウページテーブルのユーザ空間の全メモリに XD ビットによる実行保護を設定する。この設定により、ゲスト OS がユーザモードの特権レベルに移行し、ユーザ空間のメモリにアクセスしようとする時、実行保護違反によるページフォルトが発生する。VMM がこのページフォルトを検知すると、シャドウページテーブルに設定した実行保護を解除する。但し、実行保護違反によるページフォルト発生時に、カーネルモードの特権レベルでユーザ空間のメモリを実行しようとした場合は、バッファオーバーフロー攻撃が起こったものと判断する。この場合は、ゲスト OS にバッファオーバーフロー攻撃の通知を行い、さらにゲスト OS にページフォルト例外を挿入する。これにより、バッファオーバーフロー攻撃を防御する。

4. 評価

4.1 防御実験

HyperShield を用いて、バッファオーバーフロー攻撃についての防御実験を行った。この実験では、デバイスドライバの脆弱性を利用して、ユーザプログラム上で特権命令である CR4 に対する MOV 命令を実行する攻撃を行った。HyperShield 組込み前では、攻撃により CR4 の値が書き換わったことが確認できたが、HyperShield 組込み後では、攻撃による CR4 の値の書き換えは起きなかった。以上のことから、HyperShield によってカーネルに対するバッファオーバーフロー攻撃の防御が確認できた。

4.2 性能評価

ベンチマークとしては、Unixbench 4.10 と Linux カーネルのコンパイルを用いた。Unixbench の測定結果を表 1 に、カーネルコンパイルの実行時間を表 2

表 1 Unixbench のスコア

	execl	syscall	spawn
実マシン	4381.8	429730.7	9014.9
HyperShield	438.1	386553.4	149.8

表 2 カーネルコンパイルの実行時間 (s)

	実行時間
実マシン	227.17
HyperShield	481.87

に示す。

Unixbench では、execl, syscall, spawn, context1 の 4 種類について測定した。execl は execl 呼出し、syscall はシステムコール呼出し、spawn はプロセス生成、context1 はコンテキストスイッチについての測定である。表 1 より、最大で 65 倍程度のスコアの差がついた。これはプロセス生成やプロセス切替えに伴う、シャドウページテーブル作成が大きなオーバーヘッドになっているためだと考えられる。表 2 では、HyperShield の導入によってカーネルコンパイルの実行時間は約 2.1 倍に伸びている。これは、カーネルコンパイルでは I/O による時間が多くを占めるため、シャドウページテーブル作成のオーバーヘッドの相対的な大きさが、小さくなったためである。

5. 今後の課題

今後の課題としては、シャドウページテーブルの管理に伴うオーバーヘッドの低減や VMM 自体の保護機能が挙げられる。

参考文献

- 1) Intel Corporation. Intel 64 and IA-32 Architectures Software Developer's Manual Volume 3B: System Programming Guide, September, 2008.
- 2) Arvind Seshadri, Mark Luk, Ning Qu, Adrian Perrig. SecVisor: A Tiny Hypervisor to Provide Lifetime Kernel Code Integrity for Commodity OSes. In *Proceedings of 21st ACM Symposium on Operating Systems Principles*, pages 335-350, Washington, October, 2007.
- 3) 品川 高廣, 榮樂 英樹, 谷本 幸一, 面 和成, 長谷川 晶一, 保理江 高志, 平野 学, 光来 健一, 大山 恵弘, 河合 栄治, 河野 健二, 千葉 滋, 新城 靖, 加藤 和彦. 準パススルー型仮想マシンモニタ BitVisor の設計と実装, SWoPP 佐賀 2008, 佐賀, 8 月, 2008.